



INSTITUT TEKNOLOGI TELKOM SURABAYA
FAKULTAS TEKNIK ELEKTRO
PROGRAM STUDI S1 TEKNIK ELEKTRO

Kode Dokumen

RENCANA PEMBELAJARAN SEMESTER

MATA KULIAH (MK)	KODE	Rumpun MK	BOBOT (sks)		SEMESTER	Tgl Penyusunan
Praktikum Pengolahan Sinyal	EE22P02	Pengolahan Sinyal	T=0	P=1	4	26 Maret 2018
OTORISASI	Pengembang RPS		Koordinator RMK		Ketua PRODI	
	Dimas Adiputra, B.Sc., M.Phil		Dimas Adiputra, B.Sc., M.Phil		Moch. Iskandar Riansyah S.ST, M.T	
Capaian Pembelajaran (CP)	CPL-PRODI					
	<ul style="list-style-type: none"> Mampu menerapkan pemikiran logis, kritis, sistematis, dan inovatif dalam konteks pengembangan atau implementasi ilmu pengetahuan dan teknologi yang memperhatikan dan menerapkan nilai humaniora yang sesuai dengan bidang keahliannya Mampu menunjukkan kinerja mandiri, bermutu, dan terukur Mampu menyusun deskripsi saintifik hasil kajian tersebut di atas dalam bentuk skripsi atau laporan tugas akhir, dan mengunggahnya dalam dalam perguruan tinggi Mampu menerapkan matematika, sains, dan prinsip rekayasa (<i>engineering principles</i>) untuk menyelesaikan masalah rekayasa kompleks pada sistem telekomunikasi Mampu menemukan sumber masalah rekayasa pada sistem telekomunikasi melalui proses penyelidikan, analisis, interpretasi data, dan informasi berdasarkan prinsip-prinsip rekayasa 					
Capaian Pembelajaran (CP)	CPMK					
	<ol style="list-style-type: none"> Mampu memahami dan menganalisis proses ADC dan DAC Mampu memahami dan menganalisis tentang Sinyal dan Sistem Mampu memahami dan menganalisis tentang Transformasi Z Mampu memahami dan menganalisis tentang Transformasi Fourier (DFT dan FFT) Mampu memahami dan Merancang filter FIR Mampu memahami dan Merancang filter IIR 					
Diskripsi Singkat MK	Mata kuliah ini mempelajari langsung teori pada pengolahan sinyal waktu diskrit yang diterapkan langsung secara praktek yang membahas mengenai ADC dan DAC, Sinyal sistem, Transformasi Z, Transformasi Fourier, Implementasi FIR, Implementasi IIR.					

Bahan Kajian / Materi Pembelajaran	<ul style="list-style-type: none"> • ADC dan DAC • Sinyal dan Sistem • Transformasi Z • Transformasi Fourier • Implementasi FIR • Implementasi IIR 					
Pustaka	<p>Utama :</p> <ol style="list-style-type: none"> 1. Ifeachor,C. Immanuel, Digital Signal Processing : A Practical Approach, Addison Wisley Publ.,Co.,1993 2. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition,1989 3. Hayes, Monson H, Introduction to Digital Signal Processing, Maxwell MacMillan, DSP, Schaum Outlines. <p>Pendukung :</p> <ol style="list-style-type: none"> 4. Ludeman,Lonie C. Fundamental of Digital Signal Processing,John Wiley & Sons, Canada,1987 					
Dosen Pengampu	Team Dosen					
Matakuliah syarat	Pengolahan Sinyal Waktu Diskrit					
Mg Ke-	Sub-CPMK (Kemampuan akhir tiap tahapan belajar)	Indikator Penilaian	Kriteria & Bentuk Penilaian	Bentuk, Metode Pembelajaran, dan Penugasan Mahasiswa [Media & Sumber belajar] [Estimasi Waktu]	Materi Pembelajaran [Pustaka]	Bobot Penilaian (%)
(1)	(2)	(3)	(4)	(5)	(6)	(7)
1	Mahasiswa mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit	Mampu memahami proses ADC dan DAC	Praktikum (Tugas Pendahuluan, Pre-test, Praktek, Post-test)	<ul style="list-style-type: none"> ○ Pre-test ○ Praktikum ○ Post-test <p>[TM: 1x(1x50')]</p>	<ul style="list-style-type: none"> • Blok Diagram ADC dan DAC • Proses ADC dan DAC • Analisis proses ADC dan DAC <p>[2]. Proakis, G.John & Manolakis, G. Dimitri,</p>	7

					Introduction to Digital Signal Processing, Maxwell MacMillan International Edition, 1989	
2	Mahasiswa mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit	Mampu memahami proses ADC dan DAC	Laporan Praktikum	<ul style="list-style-type: none"> ○ Penilusan laporan praktikum [TM: 1x(1x50')]	<ul style="list-style-type: none"> • Blok Diagram ADC dan DAC • Proses ADC dan DAC • Analisis proses ADC dan DAC [2]. Proakis, G. John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition, 1989	10
3	Mahasiswa mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit dan mampu untuk melakukan analisis sinyal dan sistem waktu diskrit	Mampu memahami tentang Sinyal dan Sistem	Praktikum (Tugas Pendahuluan, Pre-test, Praktek, Post-test)	<ul style="list-style-type: none"> ○ Pre-test ○ Praktikum ○ Post-test [TM: 1x(1x50')]	<ul style="list-style-type: none"> • Karakteristik Sinyal Waktu Diskrit (Sinyal Impuls, Sinyal Unit Step, Sinyal Periodik, Aperiodik, Sinyal Genap, Sinyal Ganjil) • Realisasi Sistem dengan adder minimal dan delay minimal [2]. Proakis, G. John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan	8

					International Edition,1989	
4	Mahasiswa mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit dan mampu untuk melakukan analisis sinyal dan sistem waktu diskrit	Mampu memahami tentang Sinyal dan Sistem	Laporan Praktikum	<ul style="list-style-type: none"> ○ Penilusan laporan praktikum [TM: 1x(1x50')]	<ul style="list-style-type: none"> • Karakteristik Sinyal Waktu Diskrit (Sinyal Impuls, Sinyal Unit Step, Sinyal Periodik, Aperiodik, Sinyal Genap, Sinyal Ganjil) • Realisasi Sistem dengan adder minimal dan delay minimal [2]. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition,1989	
5	Mahasiswa mampu mengaplikasikan dan menganalisis matematika dan sains dalam pengolahan sinyal waktu diskrit	Mampu memahami tentang Transformasi Z	Praktikum (Tugas Pendahuluan, Pre-test, Praktek, Post-test)	<ul style="list-style-type: none"> ○ Pre-test ○ Praktikum ○ Post-test [TM: 1x(1x50')]	<ul style="list-style-type: none"> • Sifat-sifat daerah konvergensi untuk Transformasi Z • Invers Transformasi Z [2]. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International	7

					Edition,1989	
6	Mahasiswa mampu mengaplikasikan dan menganalisis matematika dan sains dalam pengolahan sinyal waktu diskrit	Mampu memahami tentang Transformasi Z	Laporan Praktikum	<ul style="list-style-type: none"> ○ Penilusan laporan praktikum [TM: 1x(1x50')]	<ul style="list-style-type: none"> ● Sifat-sifat daerah konvergensi untuk Transformasi Z ● Invers Transformasi Z [2]. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition,1989	8
7	Mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit, Mampu untuk melaksanakan analisis sinyal dan sistem waktu diskrit	Mampu memahami tentang Transformasi Fourier (DFT dan FFT)	Praktikum (Tugas Pendahuluan, Pre-test, Praktek, Post-test)	<ul style="list-style-type: none"> ○ Pre-test ○ Praktikum ○ Post-test [TM: 1x(1x50')]	<ul style="list-style-type: none"> ● Transformasi Fourier : <ul style="list-style-type: none"> - DFT - FFT [2]. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition,1989	10
8	Evaluasi Tengah Semester / Ujian Tengah Semester					
9	Mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit, Mampu untuk melaksanakan analisis sinyal dan sistem waktu diskrit	Mampu memahami tentang Transformasi Fourier (DFT dan FFT)	Laporan Praktikum	<ul style="list-style-type: none"> ○ Penilusan laporan praktikum [TM: 1x(1x50')]	<ul style="list-style-type: none"> ● Transformasi Fourier : <ul style="list-style-type: none"> - DFT - FFT [2]. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan	10

					International Edition,1989	
10	Mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit pada perancangan filter	Mampu memahami dan Merancang filter FIR	Praktikum (Tugas Pendahuluan, Pre-test, Praktek, Post-test)	<ul style="list-style-type: none"> ○ Pre-test ○ Praktikum ○ Post-test [TM: 1x(1x50')]	<ul style="list-style-type: none"> ● Struktur Dasar untuk FIR (Bentuk Langsung dan Bentuk Cascade) ● Perancangan filter FIR [2]. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition,1989	7
11	Mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit pada perancangan filter	Mampu memahami dan Merancang filter FIR	Laporan Praktikum	<ul style="list-style-type: none"> ○ Penilusan laporan praktikum [TM: 1x(1x50')]	<ul style="list-style-type: none"> ● Struktur Dasar untuk FIR (Bentuk Langsung dan Bentuk Cascade) ● Perancangan filter FIR [2]. Proakis, G.John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition,1989	8
12	Mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit	Mampu memahami dan Merancang filter IIR	Praktikum (Tugas Pendahuluan, Pre-test, Praktek, Post-test)	<ul style="list-style-type: none"> ○ Pre-test ○ Praktikum ○ Post-test [TM: 1x(1x50')]	<ul style="list-style-type: none"> ● Struktur Dasar untuk IIR (Bentuk Langsung dan Bentuk Cascade) ● Perancangan filter 	

	pada perancangan filter				IIR [2]. Proakis, G. John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition, 1989	
13	Mampu mengaplikasikan matematika dan sains dalam pengolahan sinyal waktu diskrit pada perancangan filter	Mampu memahami dan Merancang filter IIR	Laporan Praktikum	<ul style="list-style-type: none"> ○ Penulisan laporan praktikum [TM: 1x(1x50')] 	<ul style="list-style-type: none"> • Struktur Dasar untuk IIR (Bentuk Langsung dan Bentuk Cascade) • Perancangan filter IIR <p>[2]. Proakis, G. John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition, 1989</p>	10
14	Mahasiswa mampu mengaplikasikan dan menganalisis matematika dan sains dalam pengolahan sinyal waktu diskrit	Mampu memahami, merancang dan menganalisis terkait pengolahan sinyal waktu diskrit	Presentasi	Presentasi Laporan akhir [TM: 1x(1x50')]	<ul style="list-style-type: none"> • Proses ADC dan DAC • Sinyal dan Sistem • Transformasi Z • Transformasi Fourier (DFT dan FFT) • Filter FIR 	7

					<ul style="list-style-type: none"> • Filter IIR <p>[2]. Proakis, G. John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan International Edition, 1989</p>	
15	Mahasiswa mampu mengaplikasikan dan menganalisis matematika dan sains dalam pengolahan sinyal waktu diskrit	Mampu memahami, merancang dan menganalisis terkait pengolahan sinyal waktu diskrit	Presentasi	Presentasi Laporan akhir [TM: 1x(1x50')]	<ul style="list-style-type: none"> • Proses ADC dan DAC • Sinyal dan Sistem • Transformasi Z • Transformasi Fourier (DFT dan FFT) • Filter FIR • Filter IIR <p>[2]. Proakis, G. John & Manolakis, G. Dimitri, Introduction to Digital Signal Processing, Maxwell MacMillan</p>	8

					International Edition,1989	
16	Evaluasi Akhir Semester / Ujian Tengah Semester					

Catatan :

1. Capaian Pembelajaran Lulusan PRODI (CPL-PRODI) adalah kemampuan yang dimiliki oleh setiap lulusan PRODI yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
2. CPL yang dibebankan pada mata kuliah adalah beberapa capaian pembelajaran lulusan program studi (CPL-PRODI) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. CP Mata kuliah (CPMK) adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. Sub-CP Mata kuliah (Sub-CPMK) adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. Kreteria Penilaian adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun kualitatif.
6. Indikator penilaian kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.

Catatan tambahan:

- (1). Bobot SKS (P = Praktek; T= Teori).
- (2). TM: Tatap Muka; BT: Beban Tugas; BM: Belajar Mandiri.
- (3). 1 sks = (50' TM + 50' PT + 60' BM)/Minggu
- (4). Simbol-simbol elemen KKNi pada CPL-Prodi: S = Sikap; KU = Ketrampilan Umum; KK = Ketrampilan Khusus; P = Pengetahuan